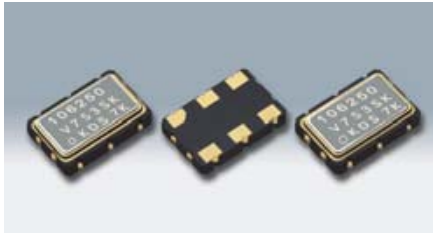


表面実装電圧制御水晶発振器

DSV753S SERIES



原寸大

■ 特長

- 外形寸法7.3×4.9×1.5mm、小型SMD-VCXO(0.06cc)
- 出力レベルCMOS, LV-PECL, LVDS, HCSLの4種類に対応
- ディファレンシャル出力対応(LV-PECL, LVDS, HCSL)
- 低ジッタ
- スリーステート機能付き

■ 用途

- 光伝送機器、無線送受信装置、デジタル映像関係、HDTV関連機器



■ 仕様

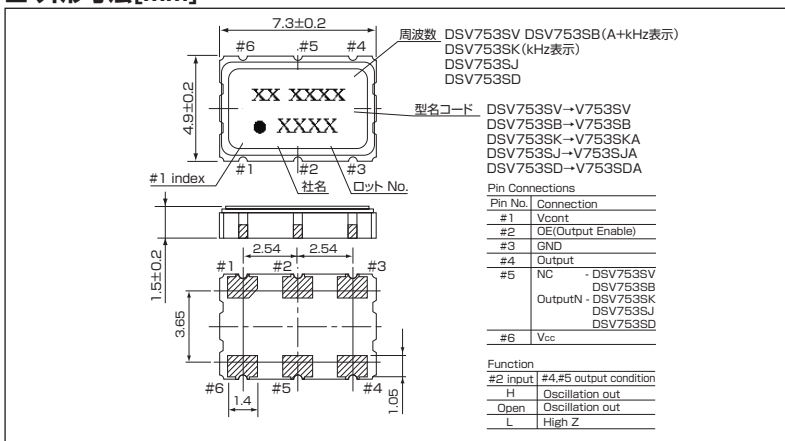
項目	型名	記号	DSV753SV	DSV753SB	DSV753SK	DSV753SJ	DSV753SD
出力仕様	—	—	CMOS		LV-PECL	LVDS	HCSL
出力周波数範囲	fo	—	16~170MHz	16~50MHz	40~170MHz	80~170MHz	80~170MHz
電源電圧	V _{cc}	—	+3.3V±0.33V	+5.0V±0.5V	+3.3V±0.165V		—
周波数制御電圧	V _{cont}	—	+1.65V±1.35V	+2.5V±0.5V	+1.65V±1.65V		—
保存温度範囲	T _{stg}	—	-40°C~85°C				
動作温度範囲	T _{use}	—	-10°C~70°C / -40°C~85°C				
周波数許容偏差(常温偏差含む)	f _{tol}	—	±50 X 10 ⁻⁶ max.				
周波数可変範囲	f _{cont}	—	±100 X 10 ⁻⁶ min. [Positive Slope]				
消費電流	I _{cc}	—	12mA max.(16≤fo≤90MHz) 25mA max.(80≤fo≤170MHz) [No Load]	15mA max. [No Load]	50mA max.	30mA max.	40mA max.
スタンバイ時電流(#2ピン"L")	I _{std}	—	5mA max.(16≤fo≤90MHz) 30μA max.(80≤fo≤170MHz)	8mA max.	30μA max.		
出力負荷	Load	—	15pF max.		50Ω to V _{cc} -2V	100Ω(Output-OutputN)	50Ω
波形シムトリ	SYM	—	40%~60% [50% V _{cc} Level]		40%~60% [at outputs cross point]		
0レベル電圧	V _{OL}	—	V _{cc} ×0.1 max.		V _{cc} -1.81V~V _{cc} -1.62V	—	-150mV~150mV
1レベル電圧	V _{OH}	—	V _{cc} ×0.9 min.		V _{cc} -1.025V~V _{cc} -0.88V	—	600mV~850mV
立上り時間、立下り時間	tr, tf	—	10ns max.(16≤fo≤40MHz) 6ns max.(40<fo≤54MHz) 4ns max.(54<fo≤90MHz) 2ns max.(80≤fo≤170MHz) [10~90% V _{cc} Level]	10ns max. [10~90% V _{cc} Level]	0.5ns max. [20~80% Output, OutputN]		0.5ns max. [0.175~0.525V Level]
差動出力電圧	V _{OD1} , V _{OD2}	—	—	—	—	0.247V~0.454V	—
差動出力誤差	ΔV _{OD}	—	—	—	—	50mV [ΔV _{OD} = V _{OD1} -V _{OD2}]	—
オフセット電圧	V _{OS}	—	—	—	—	1.125V~1.375V	—
オフセット誤差	ΔV _{OS}	—	—	—	—	50mV	—
クロスポイント電圧	V _{cr}	—	—	—	—	—	250mV~550mV
OE 端子0 レベル入力電圧	V _{IL}	—	V _{cc} ×0.3 max.				
OE 端子1 レベル入力電圧	V _{IH}	—	V _{cc} ×0.7 min.				
出力ディスエーブル時間	t _{PLZ}	—	150ns max.(16≤fo≤90MHz) 200ns max.(80≤fo≤170MHz)	150ns max.	200ns max.		
出力カネーブル時間	t _{PZL}	—	150ns max.(16≤fo≤90MHz) 2ms max.(80≤fo≤170MHz)	150ns max.	2ms max.		
ピリオドジッタ(1)	t _{RMS}	—	2.4ps typ. (σ)				
	tp-p	—	22ps typ. (Peak to peak)				
トータルジッタ(1)	t _{TL}	—	33ps typ. [t _{DJ} + n*t _{RJ} n=14.1 (BER=1*10 ⁻¹²)(2)]				
位相ジッタ	t _{pl}	—	1ps max. (fo<40MHz, fo offset: 12kHz~5MHz, 40MHz≤fo, fo offset: 12kHz~20MHz)				
梱包単位	—	—	1000pcs/reel(254φ)				

(1) WAVECREST DTS-2075 にて測定。

(2) t_{DJ}:Deterministic Jitter t_{RJ}:Random Jitter

この他の仕様、または特殊仕様については営業窓口にお問い合わせください。

■ 外形寸法[mm]



■ ランドパターン(参考)

[mm]

